PATENT ABSTRACTS OF JAPAN

(11)Publication number:

11-087792

(43) Date of publication of application: 30.03.1999

(51)Int.CI.

H01L 41/09 G01L 1/16 H01L 37/02 H01L 41/187 H01L 41/24

(21)Application number: 09-240663

(71)Applicant: MATSUSHITA ELECTRIC IND CO LTD

(22)Date of filing:

05.09.1997

(72)Inventor: TAKAHASHI KEIICHI

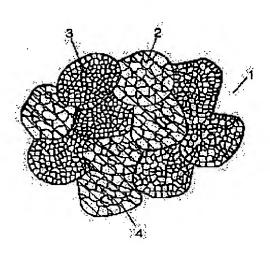
NISHIDA MASAMITSU

ICHIKAWA HIROSHI

(54) PIEZOELECTRIC CERAMIC AND MANUFACTURE THEREOF

PROBLEM TO BE SOLVED: To easily control piezoelectric characteristics and control linearity of piezoelectric ceramics, by providing at least a piezoelectric ceramic region and an electrostrictive ceramic region.

SOLUTION: An internal structure of a piezoelectric ceramic comprising at least two kinds of regions different in composition comprises a region of a composition 1 including many crystal grains and a similar composition 2 which are put at random. Threedimensionally, the respective regions are three- dimensionally coupled. In addition, effects may not interfere even if some parts are not coupled at all in regions of the same composition. The piezoelectric ceramic comprising two kinds of composition regions different in field-distortion characteristics from each other can be improved in linearity compared with the field-distortion characteristics of either single composition.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁(JP)

(12)公開特許公報 (A) (11)特許出願公開番号

特開平11-87792

(43)公開日 平成11年(1999)3月30日

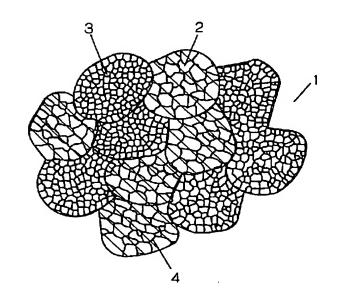
(51) Int. Cl. 6	識別記号		FI				
H01L	41/09		H O 1 L	41/08		С	
G 0 1 L	1/16		G 0 1 L	1/16			
H01L	37/02		H O 1 L	37/02			
	41/187			41/18	101	D	
	41/24			41/22		Α	
	審査請求 未請求 請求	対項の数9 OL			(全5	5頁)	
(21)出願番号	特願平9-240663		(71)出願人		000005821 松下電器産業株式会社		
(22)出願日	平成9年(1997)9月5日					字門真1006番地	
(22) Щия н	十成3年(1991) 9月 3日		(72)発明者			于门共1000番地	
			(12) 元 91 1	大阪系	~~	字門真1006番地	松下電器
			(72)発明者				
				大阪系		字門真1006番地	松下電器
			(72)発明者	市川	洋		
					于門真市大学 株式会社内	字門真1006番地	松下電器
			(74)代理人	. 弁理士	: 滝本 1	智之 (外1名)	

(54) 【発明の名称】圧電セラミックスとその製造方法

(57)【要約】

【課題】 電界-歪特性を線形に制御した圧電セラミッ クスを提供すること。

【解決手段】 圧電セラミックス粉末として組成比が0. 25Pb(Ni_{1/3}Nb_{2/3})0₃-0.5PbTi0₃-0.25PbZrO₃) の仮焼粉 末で平均粒子径約0.2 μ mに混合粉砕後乾燥させた粉 末、及び電歪セラミックス粉末として組成比が0.8Pb(Ni 1/3Nb2/3)03-0.2Pb TiO3)の仮焼粉末で平均粒子径約 0. 2 μ mに混合粉砕後乾燥させた粉末を別々に有機バ インダーを用いて造粒した。その後、2種の造粒粉体を 粒子を潰さないように混合し、金型を用いて加圧成形で 長さ10mm、幅5mm、厚さ約1mmの板状の成形体及び直 径13mm、厚さ約1mmの円板状の成形体を作製し、これ を電気炉で1時間焼成し、圧電セラミックスを作製し た。この圧電セラミックスは、組成的にも2種の領域よ りなり、圧電セラミックスとして特性の良い領域と電歪 セラミックスとして特性の良い領域の2種の領域よりな っている。



【特許請求の範囲】

【請求項1】 組成比が異なるかあるいは組成が異なる 少なくとも2種の領域よりなり、かつ少なくとも圧電セ ラミックスと電歪セラミックスの2種の領域の複合した 構成よりなることを特徴とする圧電セラミックス。

【請求項2】 少なくとも領域のいずれか一種が三次元 的に結合していることを特徴とする請求項1記載の圧電 セラミックス。

【請求項3】 組成が異なるかあるいは少なくとも組成 比が異なる少なくとも2種の領域よりなり、かつその領 10 域が圧電特性の異なる少なくとも2種の領域であること を特徴とする圧電セラミックス。

【請求項4】 少なくとも領域のいずれか一種が三次元 的に結合していることを特徴とする請求項3記載の圧電 セラミックス。

2種の領域のうち少なくとも一つの領域 【請求項5】 の平均結晶粒径が 5 μ m以下であることを特徴とする請 求項1~4の何れかに記載の圧電セラミックス。

【請求項6】 少なくとも圧電セラミックスと電歪セラ も一方がそれ自身で三次元的に結合してなる圧電セラミ ックスを製造するに際して、その粉体の平均粒子径が 0. 4μm以下であることを特徴とする圧電セラミック スの製造方法。

【請求項7】 少なくとも2種の圧電特性を持つ異なる 領域よりなる圧電セラミックスで、かつ各領域の少なく とも一方がそれ自身で三次元的に結合してなる圧電セラ ミックスを製造するに際して、その粉体の平均粒子径が 0. 4μm以下であることを特徴とする圧電セラミック スの製造方法。

【請求項8】 請求項6又は請求項7記載の粉体を粉砕 するときに、その粉砕方法が媒体撹拌ミルを用いること を特徴とする圧電セラミックスの粉砕方法。

【請求項9】 圧電セラミックスと電歪セラミックスの 粉体を別々に造粒した後混合し、成形し焼成することを 特徴とする請求項6又は請求項7記載の圧電セラミック スの製造方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、複合化した圧電セ 40 ラミックス及び電歪セラミックスに関するものであり、 また、本発明は、圧電アクチュエーター、セラミックフ イルタ、セラミック発振子等の圧電素子、赤外線センサ ー、リニアアレイセンサー等の焦電素子、等の用途に用 いることができる圧電セラミックス及びその製造方法に 関するものである。更に、同時に本発明は精密機械の位 置決め、ビデオオートトラッキング用アクチュエーター 等の変位素子になどに有用な電歪セラミックス及びその 製造方法に関するものである。

【0002】また、本発明は、例えば図1のような複合 50 A+B+C+D=1)、BaTiOa、PbTiOa、PbNb2Oe、(N

セラミックス及びその製造法に関するものであり、特に 電界-変位特性の線形性が望まれるアクチュエーター用 圧電セラミックスとして利用されるものである。

[0003]

【従来の技術】強誘電性セラミックスあるいは圧電セラ ミックスとしては、従来よりPb(Ti, Zr)O3二成分系、Pb (Mg1/3Nb2/3)xTiyZr2O3三成分系、Pb(Zn1/3Nb2/3)A(Sn ı/aNb2/a)gTicZrpOa四成分系組成等より成るセラミック ス材料がある。これらの従来のセラミックス材料は、そ の構成成分がほとんど全部がセラミックスであり、原料 あるいは仮焼粉末を所定の形状に成形したのち、高温で 焼成して作製される。

【0004】また、一方、電歪材料を用いる変位素子 は、圧電材料を用いる変位素子と比べて、分極処理が不 要であること、変位の履歴がない或は少ないこと、エー ジングによる変化がない或は少ないこと、及び耐熱性に 優れていることなどの特長があり、各種のアクチュエー ターとして使用されている。電歪セラミックスとして は、従来よりPb(Mg1/3Nb2/3)xTiyO3二成分系、Pb(Ni1/3 ミックスの二種の領域よりなり、かつ各領域の少なくと 20 Nb2/3)O3-PbTiO3-Ba(Zn1/3Nb2/3)O3三成分系組成(特公 昭61-31926号公報)より成るセラミックス材料 がある。これらの従来のセラミックス材料は、その構成 成分がほとんど全部がセラミックスであり、原料あるい は仮焼粉末を所定の形状に成形したのち、高温で焼成し て作製される。

> 【0005】これら従来の圧電セラミックス及び電歪セ ラミックスは、ほぼ均一な組成で構成されており、それ らセラミックスの内部はどの部分もばらつきの範囲内で 同じ組成であるとともに、同じ圧電特性及び電歪特性を 示す。これらの組成物では成分の組成比を選ぶことによ り用途に応じて種々の特性の圧電セラミックス及び電歪 セラミックスが作製され、アクチュエーター、セラミッ クフイルタ、圧電ブザー、圧電点火栓、超音波振動子な どの用途に用いられている。

[0006]

【発明が解決しようとする課題】従来の圧電セラミック スは、主として組成の選択により優れた特性の材料を得 ようとするものであり、圧電特性の制御に限界があり、 任意の必要な特性にすることは困難である。特に、電界 一歪特性の線形性を組成の選択のみで自由に変えること は困難である。即ち、低電界では歪は電界の増加にほぼ 比例して直線的に増加するが、高電界では歪の増加率が 低下する。このため、広い電界の範囲で電界に正比例し た直線的な歪を得ることは困難である。

【0007】本発明で用いる圧電セラミックスとして は、圧電性を示すセラミックスについてすべて応用可能 で、具体的には例えばPb(Ti, Zr)O3二成分系、Pb(Mg1/3N b_{2/3})_xTi_yZr_zO₃三成分系(但し、X+Y+Z=1)、Pb (Zn_{1/3}Nb_{2/3})_A(Sn_{1/3}Nb_{2/3})_BTi_CZr_DO₃四成分系(但し、

a, K) NbO3 系組成等よりなるセラミック材料などが挙げら れる。また、本発明で用いる電歪セラミックスとして は、電歪を示すセラミックスであれば何でもよく、具体 的には例えば、Pb(Mg1/3Nb2/3)xTivO3二成分系(但し、 X + Y = 1), Pb (Ni_{1/3}Nb_{2/3}) O₃-PbTiO₃-Ba (Zn_{1/3}Nb 2/3)03三成分系組成等よりなるセラミック材料などが挙 げられる。電歪セラミックスでは、一般に電界の二乗に 比例した歪が得られる。このため、電界に正比例した直 線的な歪を得ることは困難である。

た圧電素子は、主として、圧電アクチュエーターとして 有用であるが、発振子、セラミックフイルター、焦電素 子、強誘電体メモリーとしても使用できる。

【0009】図2は本発明の複合セラミックス1よりな る圧電素子、焦電素子、または強誘電体メモリー素子4 の構造の一例を示す断面略図である。複合圧電セラミッ クス1の両面に電極3、5が形成されている。

[0010]

【課題を解決するための手段】前記目的を達成するた め、本発明の第1番目の圧電セラミックスは、少なくと も圧電セラミックスと電歪セラミックスの2種の領域よ りなるという構成を備えたものである。また、本発明の 第2番目の圧電セラミックスは、少なくとも上記二種の 領域の少なくとも一方がそれ自身で三次元的に結合して なるという構成を備えたものである。

【0011】前記構成においては、複合セラミックスの 平均結晶粒径が 5 μ m以下であることが好ましい。

【0012】また前記構成において、電歪セラミックス または圧電セラミックスの平均結晶粒径が共に5μm以 下であるか、あるいは少なくとも一方の電歪セラミック スまたは圧電セラミックスの平均結晶粒径が 5 μ m以下 であり、もう一方の電歪セラミックスまたは圧電セラミ ックスの領域の平均直径が 5 μ m以上 5 0 μ m以下の範 囲内であることが好ましい。

【0013】次に本発明の複合セラミックスの製造方法 は、組成の異なる少なくとも二種の領域よりなり、かつ 各領域の少なくとも一方がそれ自身で三次元的に結合し てなる圧電セラミックスで、組成の異なる少なくとも二 種の領域より成る圧電セラミックスを製造するに際して 組成の異なる各粉体の平均粒子径が O. 6 μ m以下にな 40 るように調整することを特徴とする。

【0014】前記構成においては、組成の異なる少なく とも二種の領域より成る圧電セラミックスを製造するに 際して、組成の異なる粉体を別々に造粒した後混合し、 成形し焼成することが好ましい。

【0015】本発明の複合セラミックスの製造方法は、 少なくとも圧電セラミックスと電歪セラミックスの二種 の領域よりなり、かつ各領域の少なくとも一方がそれ自 身で三次元的に結合してなる圧電セラミックスを製造す

るよう調整することを特徴とする。前記構成に於いて は、圧電セラミックスと電歪セラミックスの粉体を別々 に造粒した後混合し、成形し焼成する。

【0016】前記本発明の第1番目の圧電セラミックス の構成によれば、少なくとも圧電セラミックスと電歪セ ラミックスの二種の領域で形成されているので、圧電特 性の改良、特に電界ー歪特性の線形性を改良することが できる。

【0017】また本発明の第2番目の圧電セラミックス 【0008】本発明の圧電セラミックスに電極を付与し 10 の構成によれば、圧電セラミックスと電歪セラミックス の少なくとも二種の領域のいずれか一方が三次元的に結 合して形成されているので、圧電特性の改良、特に電界 - 歪特性の線形性を改良することができる。

> 【0018】次に本発明の複合セラミックスの製造方法 によれば、前記第1と第2の発明の圧電セラミックスを 効率良く合理的に製造することができる。

[0019]

【発明の実施の形態】以下実施例を示す。

【0020】実施例

20 圧電セラミックス粉末として式1の組成比(式1-0.25 Pb(Ni_{1/3}Nh_{2/3})0₃-0.5PbTi0₃-0.25PbZrO₃)の仮焼粉末 (原料を混合後850℃で2時間仮焼したのち、媒体撹 拌ミル (アイガーエンジニアリング社製モーターミルM 50、直径0. 4mmのジルコニア玉石、撹拌器の周速 10m/s) で平均粒子径約0.2μmに混合粉砕後乾 燥させた粉末)及び電歪セラミックス粉末として式2の 組成比(式 2--0.8Pb(Ni_{1/3}Nb_{2/3})0₃-0.2PbTi0₃)の仮 焼粉末(原料を混合後1000℃で2時間仮焼したの ち、媒体撹拌ミル (アイガーエンジニアリング社製モー ターミルM50、直径0.4mmのジルコニア玉石、撹 拌器の周速10m/s) で平均粒子径約0.2μmに混 合粉砕後乾燥させた粉末)を別々に有機バインダーを用 いて造粒し、212μmの篩を通過させて整粒した。そ の後、2種の造粒粉体を(表1)に示す比率に粒子を潰 さないように混合し、混合粉体とした。この粉体を、金 型を用いて加圧成形で長さ10mm、幅5mm、厚さ約1mm の板状の成形体及び直径13mm、厚さ約1mmの円板状の 成形体を作製し、これを電気炉で1時間焼成し、圧電セ ラミックスを作製した。昇温・降温速度は400℃/h である。尚、比較のため、二種を混合しない単独の試料 も作製した。焼成後各々試料の両面にCr-Auの蒸着電極 を付与し、その後120℃のシリコンオイル中で両電極 間に3kV/mm の直流電界を30分間印加して分極処理 し、圧電素子を得た。この試料の両電極間に直流電界を 印加し、差動トランス式変位計を用いて、試料の長さ方 向の歪を測定した。また、この試料について、誘電率、 キュリー点などを測定した。測定結果を(表1)に、ま た、代表的な電界-歪特性を(図3)に示す。

【0021】また、領域の確認はEPMAを用い定性分 るに際して、その粉体の平均粒子径が0.6μm以下な 50 析し、各領域の組成が異なることを調べた。

[0022]

【表1】

	100.1								
No	配合比	w t %)	歪量(x10³)	歪量(x10 ³) 統電率					
	圧電粉末 式 1	配歪粉末 式 2	20kV/cm 電界印加時	€ 3\/e •	%				
1 2 3 4 5	100 0 60 70 80	0 100 40 30 20	0. 4 1. 2 0. 9 0. 8 0. 7	1460 820 2890 2540 2170	298 10 130 150 180				

【0023】(図1)は本発明の組成の異なる少なくと も2種の領域よりなる圧電セラミックスの内部構造の1 例を示す概念図であり、多くの結晶粒よりなる組成1の 領域と同じく組成2の領域が入り乱れた構成になってお り、三次元的には、各々の領域はそれ自身三次元的に結 合した構造である。なお、(図1)のような平面図で は、同じ組成の領域で結合していない部分が見られて も、三次元的には結合しているものである。また、本発 明で同じ組成の領域で互いに全く結合していない部分が 20 の圧電セラミックスを作製してもよい。また、本発明の 若干存在しても本発明の効果を妨げるものではない。

【0024】 (図2) は本発明の圧電セラミックスより なる変位素子の構造の1例を示す断面図である。

【0025】 (図3) は圧電セラミックスの電界-歪特. 性を示す図である。本発明の比較例であるNo.1とNo.2は 単一組成よりなる圧電セラミックス及び電歪セラミック スである。No. 3~No. 5は式1と2の混合物より作製した 本発明の圧電セラミックスである。(図3)のNo.3~N o. 5の曲線はNo. 1とNo. 2の曲線を合成したものと比較的 一致したものである。

【0026】(図3)から明らかなように、互いに電界 - 歪特性の異なる二種の組成領域よりなる本発明のNo. 3 ~No. 5の圧電セラミックスは、単一の組成のNo. 1とNo. 2 のいずれの電界ー歪特性よりも線形性が改善されてい る。即ち、NO.1とNo.2単体のそれぞれの電界-歪特性の 線形域からのずれを補った特性になっている。これは、 少なくとも二種の圧電または電歪特性の異なる領域を持 つ圧電セラミックスを作製することにより、電界一歪 (変位) 特性を制御できることを示している。このこと は、二つの領域がそれ自身三次元的に結合しており、か 40 1 複合圧電セラミックス つ両者が結合していることを示している。また、本発明 では、平均粒子径が0.6μm以下の微粉体を用いるこ とにより、1150℃の低温で焼成できる。尚、粉体の 平均粒子径が1.0μmと大きい場合には、焼成温度が 1290℃と高くなり、靜電容量の温度特性はピークが 一個になり、単一の領域になっていると考えられる。 【0027】尚、二種の領域の界面にはいずれの領域と

も組成や電気特性の異なる反応層が生成するものであ る。

【0028】尚、本発明の実施例ではバルク状素子の特 性を示したが、本発明はバルクに限定されるものではな く、薄膜状でもよい。圧電セラミックス粉末や電歪セラ ミックス粉末の粒子径を小さくすることにより圧電セラ ミックスの厚みを限りなく薄くできる。また、各種セラ ミックスやステンレス等の金属の基板や電極上に本発明 圧電セラミックスには、その工程上少量の気孔を含むこ とがある。

[0029]

【発明の効果】以上のように、本発明の構成の圧電セラ ミックスでは、構成要素として少なくとも圧電セラミッ クスの領域と電歪セラミックスの領域よりなることによ り、即ち電気特性の異なる材料を二種以上で複合化する ことにより、圧電特性を容易に制御できるものである。 このため、圧電セラミックスの線形性を制御でき、例え ば、様々な圧電及び電歪セラミックスの組み合わせによ り容易に電界-歪特性を線形に近づけることができる。 【図面の簡単な説明】

【図1】本発明の圧電セラミックスの構造の一例を示す 概念図

【図2】本発明の圧電セラミックスよりなる圧電素子の 構造の一例を示す図

【図3】本発明の圧電セラミックスの電界-歪特性の一 例を示す図

【符号の説明】

- - 2 組成1の領域(斜線の部分)
 - 3 組成2の領域(斜線のない部分)
 - 4 結晶粒
 - 5 電極
 - 6 内部電極
 - 7 内部電極
 - 8 カーボンシム材料

